



职位：高级数字 IC 设计工程师

工作地点：深圳 / 南京

职位描述：

- 进行数模混合芯片的逻辑系统方面电路图设计、可综合 RTL 设计、逻辑系统仿真、时序分析、验证及芯片测试；
- 在芯片开发过程中指导版图设计及工作。

职位要求：

- 本科或以上学历，电子信息工程或相关专业；
- 至少有 5 年的芯片数字设计经验；
- 熟悉使用 Verilog 进行逻辑时序电路设计；
- 熟悉芯片逻辑电路设计的综合，静态时序分析；
- 熟悉芯片逻辑电路的验证平台设计；
- 积极主动，有良好的持续学习、团队合作和沟通能力，对工作有兴趣和热情。

We offer competitive remuneration package and excellent career prospects to the right candidate. To apply, please send your full resume with current and expected salary by E-mail: recruit@solomon-systech.com

All applications will be treated in strict confidence and for recruitment purpose only.