職位：**Digital Design Engineer**

工作地點：台灣/新竹

職位描述：

- 面板驅動 IC 或 SOC 設計，或
- 影像處理與影像壓縮設計，或
- 高速介面數位控制(如 MIPI/ISP 等)

職位要求：

- 數位設計開發流程與 FPGA 驗證經驗
- 碩士以上學歷，電子電機工程或相關專業
- 整合工作經驗的優先考慮
- 2 年以上數位 IC 設計經驗

We offer competitive remuneration package and excellent career prospects to the right candidate. To apply, please send your full resume with current and expected salary by E-mail: recruit@solomon-systech.com

All applications will be treated in strict confidence and for recruitment purpose only.