



**Position :** 數位 IC 設計工程師

**Location :** Taiwan

**Job Responsibilities:**

- 熟面板驅動 IC 設計;
- 影像處理與影像壓縮設計;
- 高速介面 MIPI/ISP;
- 熟悉數位 IC 設計流程 與 FPGA 驗證經驗。

**Job Requirements:**

- 需有 3 年以上相關工作經驗;
- 電機電子工程相關碩士學歷。

We offer competitive remuneration package and excellent career prospects to the right candidate. To apply, please send your full resume with current and expected salary by E-mail: [recruit@solomon-systech.com](mailto:recruit@solomon-systech.com)