



Position: 模拟 IC 设计工程师

Location: 深圳

工作职责:

- 模拟电路的设计，原理图输入、电路模拟、混合信号集成电路设计；
- 与 PE/TE 配合进行芯片调试和测试；
- 与版图设计师合作，正确实现模拟设计的布局，并进行后仿。

招聘要求:

- 电子相关专业本科及以上学历；
- 至少 5 年集成电路设计和有高压模拟电路设计工作经验；
- 熟悉 SPICE 仿真；
- 具有低功率设计以及多电压设计工作经验者或 Driver IC 设计以及低功率、电压设计工作经验者优先；
- 熟悉模拟设计工具，如 EDA 等，和熟悉基本器件（CMOS&BJT）结构，对模拟设计基本原理、基本模拟电路块（例如 amplifiers、bandgap、OSC、LDO 和 ADC/DAC）有丰富的知识；
- 具有芯片测试和故障分析能力；
- 工作积极负责，有良好的持续学习、团队合作和沟通能力，对工作有兴趣和热情。

We offer competitive remuneration package and excellent career prospects to the right candidate. To apply, please send your full resume with current and expected salary by one of the following channels. Please quote our reference number in your application.

1. Mail: Human Resources Department, Solomon Systech Limited, 6/F, No. 3 Science Park East Avenue, Hong Kong Science Park, Shatin, N.T., or
2. E-mail: recruit@solomon-systech.com, or
3. Upload the resume directly by clicking the apply button on each job opening

We regret that only short-listed candidates will be notified.